

# 

# 可扩展硬件平台项目

# 底层驱动设计说明

**华云升达（北京）气象科技有限责任公司**

**2020.7.23**

目录

[底层驱动设计说明 1](#_Toc46408126)

[底层驱动设计说明 3](#_Toc46408127)

[系统时钟设计 3](#_Toc46408128)

[1时钟输入 3](#_Toc46408129)

[2模块 3](#_Toc46408130)

[3IO 3](#_Toc46408131)

[I2C 3](#_Toc46408132)

[SPI 3](#_Toc46408133)

[IO 4](#_Toc46408134)

[UART 4](#_Toc46408135)

[IO 4](#_Toc46408136)

[ADC 4](#_Toc46408137)

[TIMER 4](#_Toc46408138)

## 历史记录

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **编号** | **章节名称** | **说明** | **修订日期** | **版本号** | **修订人** |
| 1 | 全文 | 新建 | 2020.7.23 | V1.0 | 郭子坤 |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |

# 底层驱动设计说明

## 系统时钟设计

### 1时钟输入

### 2模块

### 3IO

输入

## I2C

## SPI

## IO

## UART

## IO

## ADC

## TIMER