

# 可扩展硬件平台项目

# 底层驱动设计说明

**华云升达（北京）气象科技有限责任公司**

**2020.7.23**

目录

[可扩展硬件平台项目 1](#_Toc46409484)

[底层驱动设计说明 1](#_Toc46409485)

[历史记录 3](#_Toc46409486)

[底层驱动设计说明 3](#_Toc46409487)

[系统时钟设计 3](#_Toc46409488)

[1时钟输入 3](#_Toc46409489)

[2模块 3](#_Toc46409490)

[3IO 3](#_Toc46409491)

[I2C 4](#_Toc46409492)

[1时钟输入 4](#_Toc46409493)

[2模块 4](#_Toc46409494)

[3IO 4](#_Toc46409495)

[SPI 4](#_Toc46409496)

[1时钟输入 4](#_Toc46409497)

[2模块 4](#_Toc46409498)

[3IO 4](#_Toc46409499)

[IO 4](#_Toc46409500)

[1时钟输入 4](#_Toc46409501)

[2模块 4](#_Toc46409502)

[3IO 4](#_Toc46409503)

[UART 5](#_Toc46409504)

[1时钟输入 5](#_Toc46409505)

[2模块 5](#_Toc46409506)

[3IO 5](#_Toc46409507)

[IO 5](#_Toc46409508)

[ADC 5](#_Toc46409509)

[TIMER 5](#_Toc46409510)

[1时钟输入 5](#_Toc46409511)

[2模块 5](#_Toc46409512)

[3IO 5](#_Toc46409513)

## 历史记录

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **编号** | **章节名称** | **说明** | **修订日期** | **版本号** | **修订人** |
| 1 | 全文 | 新建 | 2020.7.23 | V1.0 | 郭子坤 |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |

# 底层驱动设计说明

## 系统时钟设计

### 1时钟输入

### 2模块

### 3IO

输入

## I2C

### 1时钟输入

### 2模块

### 3IO

## SPI

### 1时钟输入

### 2模块

### 3IO

## IO

### 1时钟输入

### 2模块

### 3 IO

## UART

### 1时钟输入

### 2模块

### 3IO

## IO

## ADC设计

## TIMER

### 1时钟输入

### 2模块

### 3IO